

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 9 月 9 日 (09.09.2005)

PCT

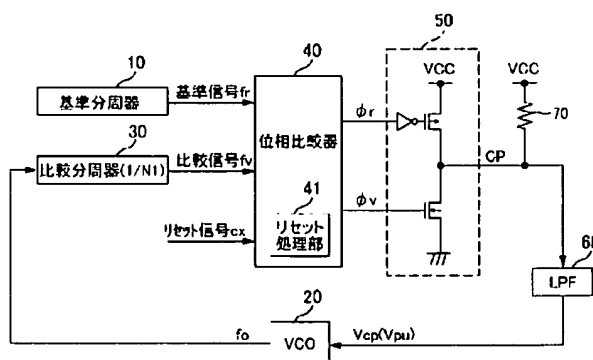
(10) 国際公開番号
WO 2005/083887 A1

- (51) 国際特許分類⁷: H03L 7/18, (72) 発明者; および
7/093, G06F 1/04, H03C 3/00 (75) 発明者/出願人 (米国についてのみ): 木村 修治
(KIMURA, Syuji) [JP/JP]; 〒3700311 群馬県新田郡新
(21) 国際出願番号: PCT/JP2005/002156 田町瑞木 6 2-1 Gunma (JP). 橋爪 崇 (HASHIZUME,
(22) 国際出願日: 2005 年 2 月 14 日 (14.02.2005) Takashi) [JP/JP]; 〒3700533 群馬県邑楽郡大泉町仙石
3-2 5-1-5-3 0 3 Gunma (JP).
(25) 国際出願の言語: 日本語 (74) 代理人: 一色国際特許業務法人 (ISSHIKI & CO.); 〒
1050004 東京都港区新橋 2 丁目 1 2 番 7 号 労金新橋
(26) 国際公開の言語: 日本語 ビル Tokyo (JP).
(30) 優先権データ: 特願2004-055280 2004 年 2 月 27 日 (27.02.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 三洋電機
株式会社 (SANYO ELECTRIC CO., LTD.) [JP/JP]; 〒
5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 Osaka
(JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,
LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI,
NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,

/続葉有/

(54) Title: PLL CIRCUIT

(54) 発明の名称: P L L 回路



10... REFERENCE FREQUENCY DIVIDER
30... COMPARISON FREQUENCY DIVIDER (1/N1)
fr ... REFERENCE SIGNAL
fv ... COMPARISON SIGNAL
cx ... RESET SIGNAL
40... PHASE COMPARATOR
41... RESETTING PART

(57) Abstract: [PROBLEMS] To reduce EMI noise by use of a simple arrangement. [MEANS FOR SOLVING PROBLEMS] A PLL circuit comprising a control part for switching, at predetermined timings, the validity/invalidity of a phase difference signal to be supplied from a phase comparator to a lowpass filter; and a resistor element provided between a predetermined potential and a signal line used for supplying the phase difference signal from the phase comparator to the lowpass filter; wherein in the case of making the phase difference signal valid, an oscillator circuit is caused to oscillate based on a voltage signal responsive to the phase difference signal, and wherein in the case of making the phase difference signal invalid, the predetermined potential is supplied to the lowpass filter via the resistor element, and the oscillator circuit is caused to oscillate based on the voltage signal as produced in response to the supplied predetermined potential.

/続葉有/



SK, SI, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

【課題】簡素な仕組みでEMIノイズを低減させる。

【解決手段】位相比較器から低域通過フィルタに対して供給される位相差信号の有効／無効を所定タイミングで切り替える制御部と、前記位相比較器から前記低域通過フィルタに対して前記位相差信号を供給するための信号線と所定電位との間に設けた抵抗素子と、を有し、前記位相差信号を有効とさせる場合には、前記位相差信号に応じた電圧信号に基づいて発振回路を発振動作させ、前記位相差信号を無効とさせる場合には、前記所定電位が前記抵抗素子を介して前記低域通過フィルタに対して供給され、供給された前記所定電位に応じて生成された前記電圧信号に基づいて前記発振回路を発振動作させるPLL回路。